PATENT ABSTRACTS OF JAPAN

(11)Publication number:

09-269752

(43) Date of publication of application: 14.10.1997

(51)Int.Cl.

GO9G

GO2F 1/133

GO2F 1/133

(21)Application number: 08-077660

(71)Applicant : SEIKO EPSON CORP

(22) Date of filing:

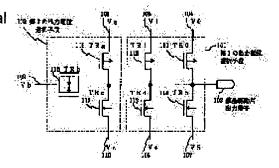
29.03.1996

(72)Inventor: TSUCHIYA MASAHIKO

(54) CIRCUIT AND SYSTEM FOR DRIVING LIQUID CRYSTAL

(57) Abstract:

PROBLEM TO BE SOLVED: To make it possible to perform a duty drive and static drive without increasing the number of output terminals by providing a duty driving output potential and static driving output potential and selecting both potentials and outputting them. SOLUTION: In the liquid crystal driving semiconductor circuit, the duty driving output potential V0 104, V1 105, V4 106, V5 107 being frame time division drive and the static driving output potential Va 108, Vb 109, Vc 110 being frame drive are provided, and an output potential selection means 101 is operated at the duty drive time, and any one part among switching transistors TR0 111, TR1 112, TR4 113, TR5 114 is turned on. Further, the output potential selection means 102 is operated at the



static drive time, and any one part among the switching transistors TRa 115, TRb 116, TRc 117 is turned on, and they supply the potential to a liquid crystal driving output terminal 103 respectively to supply a driving signal to a liquid crystal panel.

LEGAL STATUS

[Date of request for examination]

25.04.2002

[Date of sending the examiner's decision of

rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

P6.L4

(19)日本国特許庁(JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開平9-269752

(43)公開日 平成9年(1997)10月14日

(51) Int. C1.	織別記号	庁内整理番号	FI		技術表示箇所
C09G 3/36			G09G 3/36		
G02F 1/133	505		GO2F 1/133	506	•
	545		•	54 5	

審査請求 未請求 請求項の数5 〇L (全11頁)

(21)出願番号

特願平8-77660

(22)出願日

平成8年(1996)3月29日

(71)出願人 000002369

セイコーエプソン株式会社

真京都新宿区西新宿2丁目4番1号

(72) 発明者 1:屋 雅彦

長野県諏訪市大和3丁目3番5号 セイコ

ーエプソン株式会社内

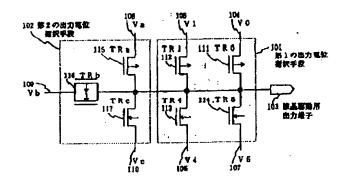
(74)代理人 介理士 鈴木 喜三郎 (外1名)

(54) 【発明の名称】液晶駆動回路及び液晶駆動方式

(57)【要約】

【課題】液晶配動用半導体回路において、デューティー 駆動、スタティック駆動の両者の液晶駆動方式を実現し 出力端子数の減少を図り、またアイコン表示ラインをス タティック駆動で行うことで低消費電力を可能とする。

【解決手段】フレーム時分割駆動であるデューティー駆動用の出力電位 V O、 V 1、 V 4、 V 5 と、 フレーム駆動であるスタティック駆動用の出力電位 V a、 V b、 V c を持ち、液晶駆動用出力端子 1 O 3にデューティー駆動用の出力電位を選択する第1の出力電位選択手段101及びスタティック駆動用の出力電位を選択する第2の出力電位選択手段102に接続される出力電位選択手段201に供給する液晶駆動用電位をデューティー駆動用液晶駆動電位とスタティック駆動用液晶駆動電位で切り換えるTRSO、1、4、5とTRSa、b、cから成る電位切り換え手段213を備える。



2

【特許請求の範囲】

【請求項1】液晶駅動同路において、フレーム時分割駆動であるデューティー駆動用の出力額位と、フレーム駅動であるスタティック駆動用の出力電位を持ち、両者の電位を選択し液晶駆動用出力端子から出力させる手段を備えることを特徴とする液晶駆動同路。

【請求項2】前記請求項1記載の液晶駆動回路において、液晶駆動用出力端子にデューティー駆動用の出力電位を選択する第1の出力電位選択手設及び、スタティック駆動用の出力電位を選択する第2の出力電位選択手段 10の両方を備えることを特徴とする液晶駆動回路。

【請求項3】前記請求項1記載の液晶駆動回路において、出力端子に接続される出力電位選択手段に供給する液晶駆動用電位をデューティー駆動用液晶駆動電位とスタティック駆動用液晶駆動電位で切り換える電位切り換え手段を備えることを特徴とする液晶駆動回路。

【請求項4】前記請求項1記載の液晶駅動回路において、スタディック駆動時の液晶駅動電位を3つ以上の中から選択する液晶駆動方式。

【請求項 5】 前記請求項 1 記載の液晶駆動回路において、スタティック駆動時の出力信号をバルス幅階調によって出力被形を出力させる液晶駆動方式。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、液晶表示パネルの 液晶駆動用半導体回路に関する。

[0002]

【従来の技術】従来の液晶駆動用半導体回路の出力端子部分の回路図のCOM端子の1例を図8に示す。図8のVO801, V1802, V4803, V5804は、それぞれ出力 30端子から出力される液晶駆動用電位であり、TR080 5. TR1806, TR4807, TR5808は、それぞれ液晶駆動用電位のどの電位を液晶駆動用出力端子809に出力するか選択する出力電圧選択手段であるスイッチングトランジスタである。

【0.003】図9は、従来のデューティー駆動の液晶駆動出力波形であり、1/9デューティー駆動を示すものである。

【0004】図10は、図9の液晶駅側出力波形による 液晶パネルの表示である。このようにアイコンライン60 40 1の表示についても、図9のSEC端子出力とCOM89 05を使用しデューティー駆動を行っている。

【0005】また、アイコンライン等をデューティー駆動用端子と別の端子を使用しスタティック駆動する場合もある。この場合には、アイコンの数に対応する端子数が、デューティー駆動用端子の他に必要となっている。このような駆動方法の異なる端子を持つ場合、液晶パネルに実装する際には、パネルの上下左右の内3方向あるいは4方向から信号を供給する。

【0006】スタティック駆動は、2つの電位で行われ 50 において、出力端子に接続される出力電位選択手段に供

る。その駆動信号は、通常フレーム時間の間隔のパルス 信号とその反転の信号とによって行われる。

[0007]

【発明が解決しようとする課題】しかし従来の液晶駅動回路では、複数ライン表示用パネルのうちアイコン等の1ラインのみの表示を行う場合においても、デューティー駆動で液晶を駆動しなければならず、高い液晶駆動電圧が必要となり消費電力も大きくなっていた。

【0008】また、アイコンライン等をデューティー駆動用端子と別の端子を使用しスタティック駆動する場合においては、スタティック駆動用の端子がよけいに必要となり半導体回路素子自体が大きくなりコストアップとなっていた。さらに液晶パネルの駆動配線が、デューティー駆動用とスタティック駆動用で同一の駆動配線を使用することができないため、パネル上下左右の内3方向あるいは4方向から信号を供給する必要があり、液晶駆動回路と液晶表示パネルとの実装も複雑なものとなりコストアップにつながっていた。

【0009】 共通の駆動電極を使って、スタティック駆動を行うエリアと、それ以外のエリアの液晶表示パネルの表示を行う場合、2つの液晶駆動電位から駆動電位を選択する液晶駆動方式でスタティック駆動を行うことでは、表示ONとOFFを交流反転駆動で駆動することが困難であった。

【0010】3つ以上の液晶駆動電位から駆動電位を選択する液晶駆動方式でスタティック駆動を行う場合、通常スタティック駆動用実効電圧は、デューティー駆動用実効電圧より低い実効電圧となる。さらに、液晶をONさせる実効電圧の差をとるためにスタディック駆動用電圧自体を小さくする必要がある。しかしこのスタティック駆動用電圧が液晶駆動半導体回路のブレッショルド電圧より小さくなると、出力電位選択回路が正常に動作せず液晶駆動電位を液晶表示パネルに供給できなくなり結果的に表示を行うことができなかった。

[0011]

【課題を解決するための手段】上記課題を解決するため に、本発明は、

[手段1] 液晶駆動回路において、フレーム時分割駆動であるデューティー駆動用の出力電位と、フレーム駆動であるスタティック駆動用の出力電位を持ち、両者の電位を選択し液晶駆動用出力端子から出力させる手段を備えることを特徴とする。

【0012】 1年段2] 前記手段1記載の液晶駆動回路において、液晶駆動用出力端子にデューティー駆動用の出力電位を選択する第1の出力電位選択手段及び、スタティック駆動用の出力電位を選択する第2の出力電位選択手段の両方を備えることを特徴とする。

【0013】「手段3] 前記手段1記載の液晶駆動回路 にないて、出力媒子に接続される出力質位選択手段に供

for any

特開平9-269752

3

給する液晶駆動用電位をデューティー駆動用液晶駆動電位とスタティック駆動用液晶駆動電位で切り換える電位 切り換え手段を備えることを特徴とする。

【0014】 [手段4] 前記手段1記載の液晶駆動回路 の液晶駆動方式において、スタティック駆動時の液晶駆 動電位を3つ以上の中から選択することを特徴とする。 【0015】 [手段5] 前記手段1記載の液晶駆動回路 の液晶駆動方式において、スタティック駆動時の出力信 号をパルス幅階調によって出力液形を出力させることを 特徴とする。

[0016]

【発明の実施の形態】図1は、本発明手段1を実現する **工段2の液晶駆動用半導体回路の構成を示す1実施例で** ある。 V O 104, V 1 105, V 4 106, V 5 107は、デュー ティー駆動用電位。 Va108, Vb109, Vc110は、ス タティック駆動用電位。TRO111, TR1112, TR4 113、TR5114は、第1の出力電位選択手段101。TR n 115、TR b 116、TR c 117は、第2の出力電位選択 手段102。液晶駆動用出力端子103は、半導体回路の出力 端子であり液晶パネルに駆動用信号を供給する端子であ る。デューティー駆動時には、第1の出力電位選択手段 101が動作し、TRO111, TR1112, TR4113, TR 5114のスイッチングトランジスタのどれか1箇所がO N状態となる。スタティック駆動時には第2の出力電位 選択手段102が動作し、TRall5, TRbl16, TRcl 17のスイッチングトランジスタのどれか1箇所がON状 態となり、液晶駆動用出力端子103に電位が供給され

【0017】図2は、木発明手段1を実現する手段3の 液晶駆動用半導体回路の構成を示す」実施例である。V 0104, V1105, V4106, V5107は、デューティー駆 動用電位。Va.108、Vb109、Vc110は、スタティッ ク駆動用電位。TR0202, TR1203, TR4204, T R5205は、出力電位選択手段201。 TRS 0206とTR Sa210, TRS12072TRSb211. TRS42082T RSb211、TRS5209とTRSc212、は出力電位選 択手段201に供給する電位を駆動方法により切り換える 電位切り換え手段である。液晶駆動用出力端子103は、 半導体回路の出力端子であり液晶表示パネルに駆動用信 号を出力する端子である。デューティー駆動時には、館 40 位切り換え手段のTRS 0 206, TRS 1 207, TRS 4 208, TRS 520950N, TRS a 210, TRS b 211, TRSc212がOFFとなるように動作し、V0104、V 1105, V4106, V5107の電位の中から出力電位選択 手段201により液晶駆動電圧が液晶駆動用出力端子103に 電位が供給される。スタティック駆動時には、電位切り 換え手段の前記TRSa, TRSb, TRScがON、 前記TRSO, TRS1, TRS4, TRS5がOFF となるように動作し、Val08, Vb109, Vc110の電 位の中から出力電位選択手段201により液晶駆動電圧が

液晶駆動用出力端子103に電位が出力される。

【0018】図3は、本発明手段1の液晶駆動用半導体 回路の液晶駆動用出力端子から出力される駆動波形であ る。FR302は、液晶表示パネルに電荷を与える周期で あり、液晶表示のフレーム信号である。 CL K301は、 デューティー駅動の1ライン表示を行う周期の信号であ り、ライン表示同期信号である。この図は1/9デュー ティー駆動でわり、ライン表示同期信号9周期でフレー ム信号半分の周期となる。フレーム1310及びフレーム 2311は1/9デューティー駆動時のデューティー駆動 10 波形であり従来例の駆動波形と同じである。 フレーム 3 312はスタティック駆動時の波形である。この波形例で は、1/9デューティー駆動としておりCOM 8307の ラインはデューティー駆動時にアイコンラインの表示を 行い、スタディック駆動時にもアイコンラインの表示を 行っている。図4に示すように1/8デューティー駆動 としてCOM 8 405はスタティック駆動のみを行う端子 として使用し、デューティー駆動を行う範囲とスタティ ック駆動を行うアイコンラインを別々に駆動してもよ

【0019】図6は、図3の液晶駆動波形、すなわち1/9デューティー駆動及びスタティック駆動により駆動された液晶表示パネルの表示状態を現す図である。図6(n)のデューティー駆動時では、その駆動に関わる範囲であるCOM0305からCOM8307までのデューティー駆動ラインとSEG0303からSEGn502で囲まれた範囲すなわち液晶表示パネル全体の表示を制御する。図5(b)のスタティック駆動時では、その駆動に関わる範囲であるCOM8307とSEG0303からSEGn502とで示されるアイコンライン501の表示を制御する。

【0020】図4の液晶駆動波形、すなわち1/8デューディー駆動とスタディック駆動を行う範囲を別々に駆動する場合には、デューティー駆動時では、その駆動に関わる範囲である図5で言うところのCOM0305からCOM7306までのデューティー駆動ラインとSEG0303からSEGn502で囲まれた範囲の表示パネルの表示を制御する。スタティック駆動時では、その駆動に関わる範囲である図5で言うところのCOM8307とSEG0303からSEGn502とで示されるアイコンラインの表示を制御する。

【0021】図6は、手段4におけるスタティック駆動時の液晶駆動方式を示す液晶駆動波形図であり液晶駆動電位を3つの中から選択する例を示す。また図1の第2の出力電位選択手段102は、手段4における液晶駆動電位を3つの中から選択する回路を示す。スタティック駆動用のCOM端子は、デューティー駆動と併用する場合には、図1の回路に示す回路で構成され、スタティック駆動用のみを行う場合には、図1の第2出力電位選択手段102の回路で構成される。スタティック駆動用のSEG端子は、デューティー駆動と併用する場合には、図1

· 非二·

·

(4)

特開平9-269752

5

の回路に示す回路で構成され、スタディック駆動用のみ を行う場合には、図1の第2出力電位選択手段102の回 路で構成される。スタティック駆動時に表示を行わない ラインのCOM端子は、図6のCOMOFF604波形と なり、表示のFF電位であるVb109に固定されてい る。表示を行うラインのCOM端子は、図6のCOMO N603波形となり、表示選択電位である Va108, Vc11 0を選択する。このVal08, Vc110H、フレーム信号 FR302に同期して切り換わりが行われ液晶特性を劣化 させないように交流反転駆動を行う。スタティック駆動 10 時に表示を行わないラインのSEG端子は、図6のSE GOFF602波形となり、表示OFF電位であるVb109 に固定されている。表示を行うラインのSEG端子は、 図6のSEGON601被形となり、表示ON時には表示 選択電位であるVa108、Vc110を選択する。SEG端 子からV B 108を選択する場合は、スタティック駆動用 COM端子がVc110の場合であり、SEG端子からV c110を選択する場合は、スタティック駆動用COM端 子がVa108の場合である。表示を行うラインのSEG 端子の表示OFF時には、図6のSEGOFF602波形 となり、表示否選択電位であるVb109を選択する。

【0022】図7は、手段5におけるパルス幅階調出力 を行う液晶駆動方式実施例である。この実施例は、3つ の液晶駆動電圧の中から液晶駆動用電圧を選択するもの である。スタティック駆動時に、表示を行わないライン のCOM端子は、図7のCOMOFF704波形となり、 表示OFF電位である、表示否選択電位であるVb109 に固定されており、表示を行うラインのCOM端子は、 図7のCOMON703波形となり、表示選択電位である Va 108、Vc 110及び表示否選択電位である Vb 109を 選択する。スタティック駆動時に表示を行わないライン のSEG端子は、図7のSEGOFF702波形となり、 表示OFF電位であるVb109に固定されている。表示 を行うラインのSEG端子は、SEGON701波形とな り表示〇N時には表示選択電位であるVa108、Vc110 及び表示否選択電位であるVb109を選択する。SEG 端子からVa108を選択する場合は、スタティック駆動 川COM端子がVc110の場合であり、SEG端子から Vc110を選択する場合は、スタティック駆動用COM 端子が V a 108の場合であり、SEC端子から V b 109を 選択する場合は、スタティック駆動川COM端子がVb 100の場合である。表示を行うラインのSEG端子の表 示OFF時には、図7のSEGOFF702波形となり表 示否選択電位であるVb109を選択する。表示ON時の フレーム期間における表示選択電位V # 108, V c 110と 表示ON時の表示否選択であるVb109の比率は、スタ ティック駆動用電位のVal08-Vc110の値と使用する 液晶表示パネルによって決まる。この選択電位 V a 10 8. V c 110と否選択電位 V b 109の比率は、デューティ 一駆動の1ライン表示を行う周期の信号であるCLK30 50 1信号等を使い、適当な比率に設定する。

[0023]

【発明の効果】以上説明したように本発明によると、液 晶駆励用半導体回路において、フレーム時分割駆動であ るデューティー駆動用の出力電位と、フレーム駆動であ るスタティック駆動用の出力電位を持ち、両者の電位を 選択し液晶駆動用出力端子から出力させる手段を備える ことで、デューティー駆動用の液晶駆動回路として通常 使用し、アイコンライン等の1ラインのみの表示を行う スタティック駆動時には、デューティー駆動用端子とス タティック駆励用端子を共有できるため、出力端子の数 を増やすことなくどちらの駆励も実現できる。結果、半 **導体自体従来と変わらないコストで実現できる。また従** 来アイコン情報の1ラインのみの表示を行う場合にもデ ューティー駆動を用いて表示を行っていたが、1ライン のみの表示の時には、スクティック駆動を行うことで駆 動電圧を低くごき、しかも駆動周波数も低いため、消費 電力を小さくすることができる。また液晶駆動回路と表 示パネルとの実装も従来通り行えるため実装によるコス トアップも無い-

【0024】共通の駆動電極を使って、スタティック駆動を行うエリアと、それ以外のエリアの液晶表示パネルの表示を行う場合、3つ以上の液晶駆動電位から駆動電位を選択する液晶駆動方式でスタティック駆動を行うことで、表示ONとOFFを交流反転駆動で行うことができる。

【0025】コロ以上の液晶駆動電位から駆動電位を選択する液晶駆動方式でスタティック駆動を行う場合に、液晶をONさせる実効電圧と液晶をOFFさせる実効電圧の差をパルス幅により制御することにより、スタティック駆動用電圧自体を液晶駆動半導体回路のスレッショルド電圧に影響を受けるほど液晶駆動電圧を低くする必要がなくなる。また、このパルス幅の制御により液晶駆動電位を半導体システム電圧等の任意の電圧を使用することができる。

【図面の簡単な説明】 「おと!

【図1】本発明手段2の液晶駆動回路の液晶駆動電圧出力端子周辺を示す回路図。

【図2】本発明手段3の液晶駆動回路の液晶駆動電圧出力端子周辺を示す回路図。

【図3】本発明の1/9デューティー駆動時及びスタティック駆動時の犯動政形を示す被形図。

【図4】本発明の1/8デューティー駆動時及びスタティック駆動時の駆動波形を示す波形図。

【図5】本発明のデューティー駆動時及びスタティック 駆動時の液晶表示パネルの表示状態を示すパネル外観外 図。

【図6】本発明の3つの液晶駆動電位で液晶表示を行わせるスタディック駆動時の駆動波形を示す波形図。

【図7】本発明の3つの液晶駆動電位で液晶表示を行わ



(5)



特開平9 269752

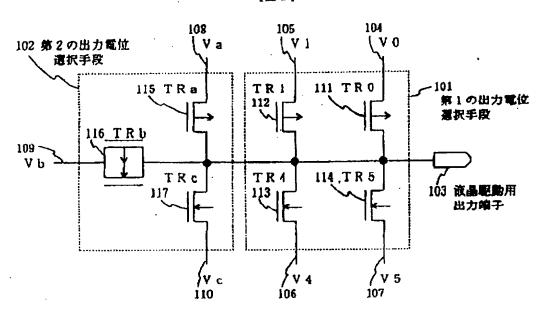
8

	·			
せるスタティック駆動時のパルス幅駅動波形を示す波形			304	SEG1
図。			305	COM0
【図8】従来の液晶駆動回路の液晶駆動電圧出力端子周			306	COM7
辺をを示す回路図。			307	COM8
【図9】従来の1/9デューティー駅動時の駆動波形を			308	V 2
示す波形図。			309	V 3
【図10】従来のデューティー駆動時の液晶表示パネル			310	フレーム1
の表示状態を示すパネル外観図。			311	フレーム2
【符号:6	の説明】		312	フレーム3
101	第1の出力電位選択手段	10	401	SEGO
102	第2の出力電位選択手段		402	SEG1
103	液晶聚動用出力電圧		403	COM0
104	VO		404	COM7
105	V 1		405	COM8
106	V 4		406	フレーム1
107	V 5		407	フレーム2
108	V a		408	フレーム3
109	V b		501	アイコンライン
110	V c		502	SEGn
111	TRO	20	601	SEGON
112	TR1		602	SEGOFF
113	TR4		603	COMON
114	TR5		604	COMOFF
115	TRa		701	SECON
116	ткь		702	SEGOFF
117	TRe		703	COMON
201	出力電位選択手段		704	COMOFF
202	T R 0		801	\mathbf{v} o
203	TRI		802	V 1
204	TR4	30	803	V 4
205	TR5		804	V 5
206	TRSO		805	TRO
207	TRS 1		806	TRI
208	TRS4		807	TR2
209	TRS5		808	T R 3
210	TRSa		809	液晶駆動出力端子
211	TRSb		901	SEGO
212	TRSc		902	SEG1
213	電位切り換え手段		903	COMO
301	CLK	40	904	COM7
302	FR		905	COM8
303	3EG0			

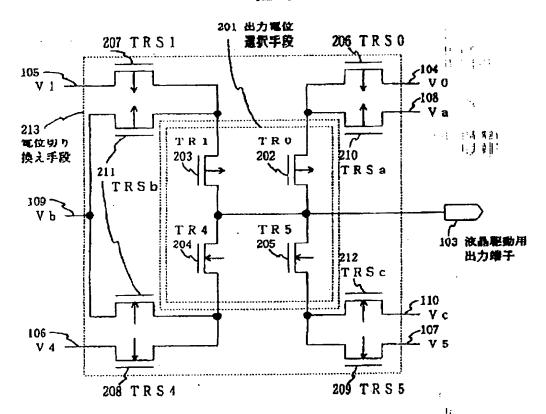
+ 1

(6)



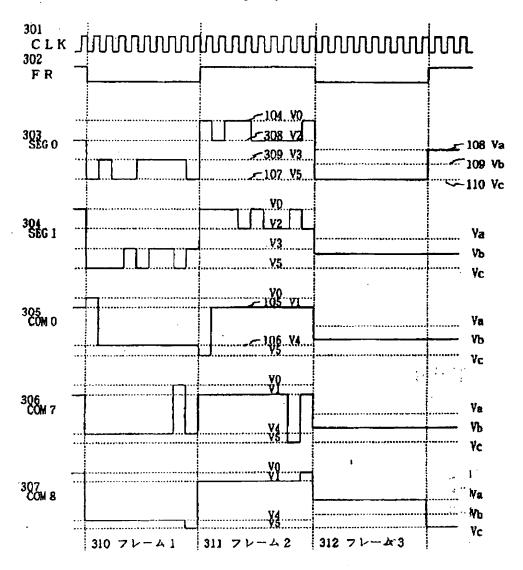


【図2】



(7)

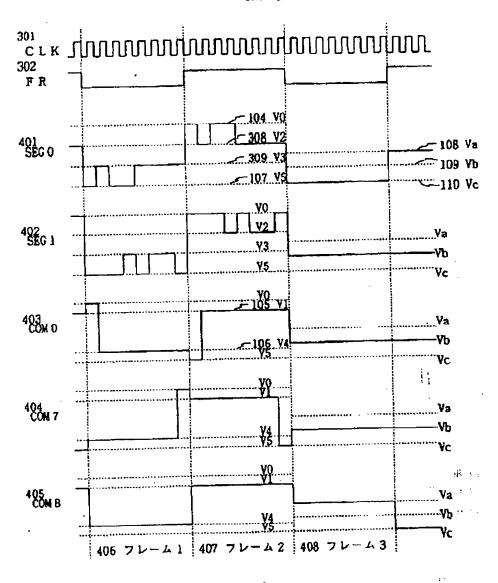
[図3]



(8)

特開平9-269752

[図4]

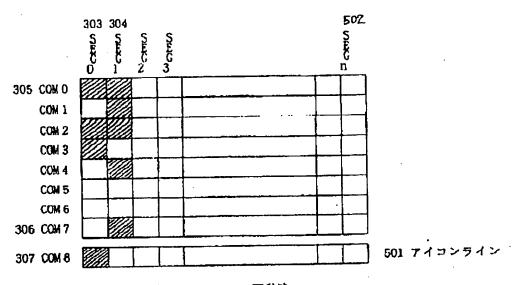


١:

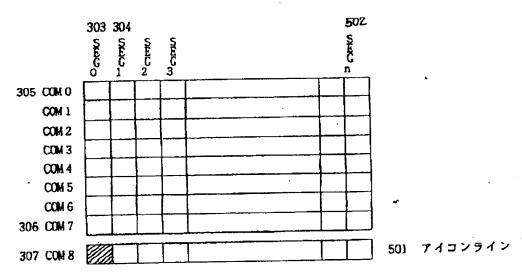
1.1

(0)

【図5】



(a) デューティー駆動時

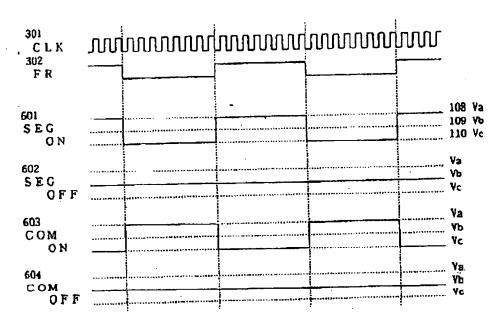


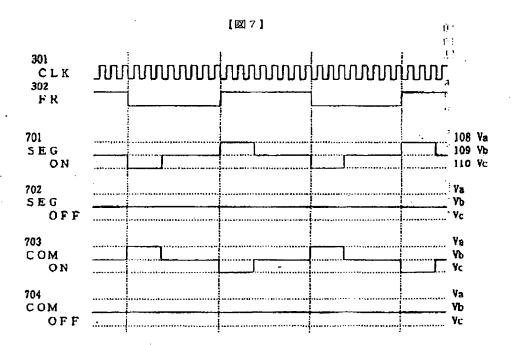
(b) スタティック駆動時

6.11

(10)

[図6]





(11)

